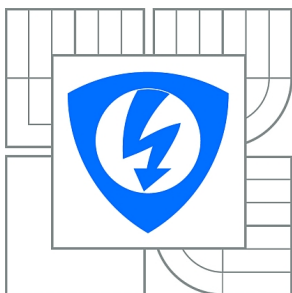




VYSOKÉ UČENÍ TECHNICKÉ V BRNĚ

BRNO UNIVERSITY OF TECHNOLOGY



FAKULTA ELEKTROTECHNIKY A KOMUNIKAČNÍCH
TECHNologiÍ

ÚSTAV MIKROELEKTRONIKY

FACULTY OF ELECTRICAL ENGINEERING AND COMMUNICATION
DEPARTMENT OF MICROELECTRONICS

IMPLEMENTACE FREKVENČNÍ A AMPLITUDOVÉ MODULACE DO OBVODU FPGA

IMPLEMENTATION OF FREQUENCY AND AMPLITUDE MODULATION TO THE FPGA CIRCUIT

BAKALÁŘSKÁ PRÁCE

BACHELOR'S THESIS

AUTOR PRÁCE

AUTHOR

FILIP VEŠKRNA

VEDOUCÍ PRÁCE

SUPERVISOR

doc. Ing. LUKÁŠ FUJCIK, Ph.D.

BRNO 2013